

@考试必备

备考专用资料

科学规划内容—系统复习
备考题库训练—题海战术
多重模拟测试—强化记忆
高频考点汇编—精准高效
历年真题演练—考前冲刺

注：下载资料前请认真核对、仔细预览，确认无误后再点击下载。

祝您逢考必过，成功上岸，一战成名

桂林电子科技大学 2017 年硕士研究生统一入学考试试题

科目代码: 807 科目名称: 微机原理及应用 (A2) A 卷

注意: 答案必须全部写在答题纸上, 写在试题上无效; 答案要标注题号, 答题纸要填写姓名和考号, 并标注页码与总页数; 交卷时, 将答题纸与试题一起装入试卷袋, 密封签字。

一、填空题 (每空 1 分, 共 20 分)

- 1、十进制数-98 的原码是 (1), 补码是 (2)。(用八位二进制表示)
- 2、8086 微处理器有 (3) 根地址线, 可以访问的最大存储器空间为 (4) B。
- 3、指令 MOV AX, [BX+SI] 中, 源操作数的寻址方式为 (5), 目标操作数寻址方式为 (6)。
- 4、若 AL=91H, BL=08H, 执行指令 MUL BL 后, 则 AH= (7), AL= (8)。
- 5、有变量定义如下:

```
ORG      0100H  
VAL      DW  'CD', 0, 1  
CNT      EQU  $-VAL
```

汇编后, 偏移地址 0100H 的字节单元存放的内容为 (9), CNT 的值为 (10)。
- 6、某 RAM 存储器芯片的地址线为 11 位, 数据线为 8 位, 该存储芯片的容量为 (11) B, 若该存储器首地址为 10000H, 则其末地址为 (12)。
- 7、I/O 端口的编址方式有两种, 其中 8086 系统采用 (13) 方式访问端口, 用于访问外设接口的输入指令助记符为 (14)。
- 8、8086 微处理器的中断系统可以处理 (15) 个不同类型的中断源, 中断类型码 N 与中断向量地址的对应关系是中断向量地址 = (16)。
- 9、子程序返回指令是 (17), 中断返回的指令是 (18)。
- 10、8253 可编程定时/计数器有 6 种工作方式, 其中可以完成对计数脉冲分频功能的工作方式是 (19) 和 (20)。

二、单项选择题 (每题 2 分, 共 30 分)

- 1、在一个 8 位二进制的机器数中, 补码表示整数的范围是 ()。
A. -127~+127 B. -128~+128 C. -127~+128 D. -128~+127
- 2、运算器由多个部件组成, 其核心部分是 ()。
A. 数据总线 B. 算术逻辑单元 C. 累加器 D. 多路开关
- 3、8086 微处理器有多个寄存器可用于间接寻址, 以下寄存器不能用作间接寻址的是 ()。
A. BX B. DX C. BP D. SI
- 4、变量 BUFFER DW 20 DUP(1122H, 4 DUP(2, 3344H), 317) 占用的总字节数为 ()。
A. 300 B. 320 C. 380 D. 400

5、下列四条指令中，不能完成将 AX 寄存器清零的为()。

- A. CMP AX, AX B. SUB AX, AX C. MOV AX, 0 D. XOR AX, AX

6、下列指令中，正确的是()。

- A. MOV CS, AX B. MUL AL, 5 C. MOV AL, 256 D. XLAT

7、设AL=26H，则执行下面两条指令后，AL为()。

ADD AL, 75H

DAA

- A. 9BH B. 155 C. 01H D. 101H

8、8086 CPU 中用于中断的一对联络线为()。

- A. NMI, $\overline{\text{INTA}}$ B. HOLD, HLDA C. INTR, $\overline{\text{INTA}}$ D. NMI, HLDA

9、对于宏指令和子程序，下列说法中正确的是()。

- A. 都能有效缩小目标代码长度 B. 都需要保护断点和现场
C. 每次调用都只能完成相同功能 D. 都可以简化主程序结构

10、已知某中断向量的中断向量表地址为 00020H，存放的 4 个字节数据分别为 12H，34H，56H，78H，则该中断源的类型码和中断服务程序入口地址分别为()。

- A. 5, 1234H: 5678H B. 8, 7856H: 3412H
C. 8, 3412H: 7856H D. 5, 7856H: 3412H

11、在以下类型的存储器中，存储的信息在掉电后会丢失的是()。

- A. FLASH B. PROM C. EPROM D. SRAM

12、在数据传送方式中，DMA 方式与程序中断方式相比，其主要优势是()。

- A. 可实现批量数据传送 B. 不占用 CPU 时间，CPU 可执行其他程序
C. CPU 不必查询 I/O 端口状态 D. 传送程序简单

13、并行接口芯片 8255A 的 A 口工作在方式 2，B 口工作于方式 1 时，C 口的作用()。

- A. 两个 4 位 I/O 端口 B. 一个 8 位 I/O 端口 C. 部分作为联络线 D. 全部作为联络线

14、已知异步串行通信数据帧格式为：起始位 1 位，数据位 7 位，奇偶校验位 1 位和停止位 1 位，当传输速率为 2800 波特时，每秒可传送的字符数为()。

- A. 280 B. 350 C. 400 D. 2800

15、某 10 位 D/A 转换器输出满量程电压为 2.5V，其分辨率约为()。

- A. 2.5mV B. 5mV C. 10mV D. 20mV

三、简答题（每题 10 分，共 40 分）

1、若已知 DS=1300H，某数据段定义为：

```
DATA SEGMENT
    ORG 0200H
```

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/166031015225010143>