

1. 知识点：0202(基于微处理器的计算机系统构成)

在下列的选项中，能够组成计算机系统的是 (A)。

选项 A) 硬件系统和软件系统

选项 B) CPU、存储器、输入/输出设备

选项 C) 操作系统、各种语言

选项 D) 系统软件和应用软件

2. 知识点：01 基础知识)

汇编语言属于 (B)

选项 A) 用户软件

选项 B) 系统软件

选项 C) 高级语言×

选项 D) 机器语言×

5 知识点：0203(中央处理机)

中央处理器 CPU是由 (D) 组成的

选项 A) 运算器

选项 B) 控制器

选项 C) 寄存器组

选项 D) 前三者

答案：D

6. 知识点：0201(80x86 微处理器)

IBM PC机的 DOS是属于 (B)。

选项 A) 用户软件

选项 B) 系统软件

选项 C) 系统硬件

选项 D) 一种语言

8. 知识点: 0203(中央处理机)

8086/8088 CPU的寄存器组中, 8位的寄存器共有(C)个

选项 A) 4

选项 B) 6

选项 C) 8

选项 D) 10

9. 知识点: 0203(中央处理机)

8086/8088 CPU的寄存器组中, 16位的寄存器共有()个。

选项 A) 10

选项 B) 12

选项 C) 13

选项 D) 14

10. 知识点: 0204(存储器)

8086/8088 CPU执行算术运算时 PSW共有()个标志位会受影响。

选项 A) 4

选项 B) 5

选项 C) 6 SF,ZF,CF,OF,PF,AF

选项 D) 7

11. 知识点: 0204(存储器)

在程序执行过程中，IP寄存器始终保存的是（ ）。

选项 A) 上一条指令的首地址

选项 B) 本条指令的首地址

选项 C) 下一条指令的首地址

选项 D) 需计算有效地址后才能确定地址

12. 知识点：0204(存储器)

IBM PC机的存储器可分（ ）个段。

选项 A) 4

选项 B) 256

选项 C) 512

选项 D) 65536

13 知识点：0204(存储器)

当使用BP作编程地址时，此时使用的是（ ）段。

选项 A) CS

选项 B) DS

选项 C) ES

选项 D) SS

17 知识点：0204(存储器)

存储器的一个字节表示（ ）位。

选项 A) 8

选项 B) 16

选项 C) 32

选项 D) 64

18 知识点：0101(基于微处理器的计算机系统构成)

如果某个字变量的数据存放在奇地址单元，则 8086/8088 CPU 读写该变量时需要 () 个读写周期。

选项 A) 1

选项 B) 2

选项 C) 3

选项 D) 4

19 知识点：0203(中央处理机)

在机器内部操作中，CPU 与存储器之间的任何信息交换使用的都是 () 地址。

选项 A) 逻辑

选项 B) 物理

选项 C) 有效

选项 D) 相对

21 知识点：0204(存储器)

物理地址的形成过程是将段地址左移 () 位加偏移地址。

选项 A) 2

选项 B) 3

选项 C) 4

选项 D) 5

24. 如果一个字变量中存放 16 个字，该字变量的起始地址为 1000H: 2000H，则该字变量数据区中的最末一个字单元的物理地址为 (C)。
A. 1201FH B. 12000H C. 1201EH D. 12020H

27 知识点：0205(外部设备)

一般的外部设备接口电路中的**状态**寄存器是用来存放外设或接口电路的（ ）信息。

选项 A) 数据

选项 B) 控制

选项 C) 状态

选项 D) 前三者

28 知识点：0201(80x86 微处理器)

下列叙述正确的是（ ）。

选项 A) 不同类型的机器字长是一样的

选项 B) 一个字节有 8 位二进制数

选项 C) 各种不同的机器指令系统都是一样的

选项 D) 机器指令都是 8 位的

29. 知识点：0203(中央处理机)

下列叙述正确的是（ ）。

选项 A) 8088 CPU 的内部数据总线是 8 位的，外部数据总线是 8 位的

选项 B) 8088 CPU 的内部数据总线是 16 位的，外部数据总线是 16 位的

选项 C) 8086 CPU 的内部数据总线是 8 位的，外部数据总线是 8 位的

选项 D) 8086 CPU 的内部数据总线是 16 位的，外部数据总线是 16 位的

30. 下列叙述正确的是（ A ）。

- A. 机器指令是可执行指令
- B. 汇编语言源程序可直接执行
- C. 汇编语言目标程序可直接执行
- D. 高级语言程序可直接执行

34 知识点：0104(几种基本的逻辑运算)

指令 MOV MEM[BX] AX 中的 MEM 是（ ）。

选项 A) 原码

选项 B) 反码

选项 C) 补码

选项 D) 移码

35 知识点: 0204(存储器)

用来作为寄存器间接寻址的寄存器有 () 个。

选项 A) 8

选项 B) 6

选项 C) 5

选项 D) 4 BX BP SI DI

36 知识点: 0204(存储器)

指令 MOV [BX+SI] AL 中的目的操作数使用 () 段寄存器。

选项 A) CS

选项 B) DS

选项 C) SS

选项 D) ES

37 知识点: 0204(存储器)

指令 MOV BX, [BP+5] 中的源操作数使用 () 段寄存器。

选项 A) CS

选项 B) DS

选项 C) SS

选项 D) ES

41 知识点: 0203(中央处理机)

下述指令中不影响 CF 的指令是 ()。

选项 A) SHL AL, 1

选项 B) INC CX

选项 C) ADD [BX], AL

选项 D) SUB AX, BX

42 知识点: 0203(中央处理机)

两个整数补码 9CH 和 7AH 相加运算后, 会产生 ()。

选项 A) 无溢出且无进位

选项 B) 无溢出但有进位

选项 C) 有溢出且有进位

选项 D) 有溢出但无进位

45 知识点: 0101(基于微处理器的计算机系统构成) 认知度: 认知

指令 () 不改变 CF 的内容。

选项 A) DEC AL

选项 B) ADD AX, CX

选项 C) SUB [BX], CL

选项 D) SBB AL, DL

19. 设 AL=65H, BL=29H, 执行下列指令后, AL= (C)。
ADD AL, BL
DAA
A. 8EH B. 94 C. 94H D. 8E

51 知识点: 0203(中央处理机)

执行 IMUL 指令时, 如果乘积的高位部分不是低位部分的符号扩展, 则 ()。

选项 A) OF=0, CF=0

选项 B) OF=0, CF=1

选项 C) OF=1, CF=0

选项 D) OF=1, CF=1

答案: D

61 知识点: 0203(中央处理机)

下列选项中不能作为名字项的是 ()。

选项 A) FH

选项 B) A3

选项 C) 3B

选项 D) FADC

答案: C

2. 下列描述中正确的是（ B ）。

- A. 在汇编语言编程中，必须有数据段和代码段
- B. 在汇编语言编程中，数据可以安排在代码段
- C. 在汇编语言编程中，必须分别完整的定义数据段、代码段、堆栈段和附加段
- D. 在汇编语言编程中，必须采用过程的形式编写程序

3. 下列不属于程序设计基本步骤的是（ A ）。

- A. 提出程序完成的功能、目的、要求
- B. 分析问题，抽象出描述问题的数学模型
- C. 确定解决问题的算法或算法思想
- D. 分配存储空间，工作单元及相应的寄存器

4. 顺序程序的执行，在程序中（ C ）。

- A. 有转移指令
- B. 有循环程序段
- C. 指令是顺序逐条执行的
- D. 是根据条件分支执行的

6. 在设计顺序程序时，要正确使用好两种语句的功能，它们分别是（ B ）
- A. 分支语句和循环语句 B. 指令语句和伪指令语句
C. 顺序语句和非顺序语句 D. 过程定义语句和控制语句
7. 汇编语言程序设计的流程图是非常有用的，它的每一执行框表明了整个程序中的某一段程序或某一功能块，而整个程序有（ A ）。
- A. 一个入口一个出口 B. 一个入口多个出口
C. 多个入口一个出口 D. 多个入口多个出口
8. 在顺序程序设计中，不可能使用的指令是（ C ）。
- A. 数据传送指令 B. 算术运算指令 C. 转移指令 D. 逻辑运算指令
9. 在顺序程序设计的流程图中，不包含（ C ）。
- A. 开始框 B. 执行框 C. 判断框 D. 结束框
10. 在程序设计过程中，不会影响程序的长度的是（ B ）。
- A. 确定解决问题的算法 B. 上机调试
C. 分配存储空间 D. 编写程序

92 0104（几种基本的逻辑运算）

AND, OR, XOR, NOT为四条逻辑运算指令，下面的解释正确的是（ ）

选项 A) 指令 XOR AX, AX 执行后，AX 内容不变，但设置了标志位

选项 B) 指令 OR DX, 1000H 执行后，将 DX 最高位置 1，其余各位置 0

选项 C) 指令 AND AX, 0FH 执行后，分离出 AL 低四位

选项 D) NOT AX 执行后，将 AX 清 0

95 知识点：0104（几种基本的逻辑运算）

AL=0AH 下列指令执行后能使 AL=05H 的是（ ）

选项 A) NOT AL

选项 B) AND AL, 0FH

) XOR AL 0FH

选项 D) OR AL 0FH

103 知识点: 0203 (中央处理机) 难易度: 较难

在下列指令中, () 指令的执行会影响条件码中的 CF 位。

选项 A) JMP NEXT

选项 B) JC NEXT

选项 C) INC BX

选项 D) SHL AX 1

答案: D

105 知识点: 0204 (存储器)

CPU 要访问的某一存储单元的实际地址称 ()

选项 A) 段地址

选项 B) 偏移地址

选项 C) 物理地址

选项 D) 逻辑地址

106 知识点: 0204 (存储器)

某存储单元的物理地址是 12345H, 可以作为它的段地址有 ()

选项 A) 1235H

选项 B) 2345H

选项 C) 1234H

选项 D) 1245H

107 知识点: 0203 (中央处理机)

的同时也使 CF=0 OF=0 的指令是 ()

选项 A) XOR BX BX

选项 B) OR BX BX

选项 C) AND BX BX

选项 D) CMP BX BX

答案: A

108 知识点: 0203 (中央处理机)

循环控制指令 LoopNZ/LoopNE控制循环继续执行的条件是 ()

选项 A) 且 ZF=1

选项 B) CX≠0 且 ZF=0

选项 C) CX≠0 或 ZF=1

选项 D) CX≠0 或 ZF=0

答案: B

109 知识点: 0203 (中央处理机) 难易度: 较难

在执行 DAA 指令, 当高四位 BCD 码位, 如要把此进位值送入 AH 中, 对这进位值的操作应是 ()

选项 A) DAA 校正指令的功能已自动加在 AH 中

选项 B) 进位值在 AF 中, 校正后根据 AF 内容再加在 AH 中

选项 C) 进位值在 CF 中, 校正后根据 CF 内容再加在 AH 中

选项 D) 进位值在 AL 最高位上, 校正后根据 AL 最高位内容再加在 AH 中

答案: C

110 知识点: 0104 (几种基本的逻辑运算)

AND, OR, XOR, NOT 为四条逻辑运算指令, 下面的解释正确的是 (c)

) 指令 `XOR AX, AX` 执行后, `AX` 内容不变, 但设置了标志位

选项 B) 指令 `OR DX, 1000H` 执行后, 将 `DX` 最高位置 1, 其余各位置 0

选项 C) 指令 `AND AX, 0FH` 执行后, 分离出 `AL` 低四位

选项 D) `NOT AX` 执行后, 将 `AX` 清 0

知识点: 0204 (存储器)

在执行下列指令时, 需要使用段寄存器 `DS` 的指令是 ()

选项 A) `STOSW`

选项 B) `ADD AL, CL`

选项 C) `NEG BX`

选项 D) `INC DA[BX]`

112 知识点: 0204 (存储器)

无论 `BH` 中原有的数是奇数或偶数, 若要使 `BH` 中的数一定为奇数, 应执行的指令是 ()

选项 A) `ADD BH, 01H`

选项 B) `OR BH, 01H`

选项 C) `XOR BH, 01H`

选项 D) `TEST BH, 01H`

答案: B

115 知识点: 0203 (中央处理机)

`REPZ CMPSW` 指令, 重复执行的终止条件是 ()

选项 A) `CX=0` 或 `ZF=0`

选项 B) `CX=0` 且 `ZF=0`

选项 C) `CX=0` 或 `ZF=1`

) CX=0 且 ZF=1

答案: A

117 知识点: 0101(基于微处理器的计算机系统构成)

比较两个带符号的数 A、B, 当 A=B 时程序转移, 测试的条件为 ()

选项 A) ZF=1

选项 B) ZF=0

选项 C) SF=1

选项 D) SF=0

答案: A

118 知识点: 0203 (中央处理机) 难易度: 较难

检查二个无符号数的关系, 若要实现 时分支去 LOP1 处, 那么在“CMP AL, BL”指令后应跟的分支指令是 ()

选项 A) JNC LOP1

选项 B) JA LOP1

选项 C) JC LOP1

选项 D) JGE LOP1

119 知识点: 0104 (几种基本的逻辑运算)

设 AL=0AH 下列指令执行后能使 AL=05H 的是 ()

选项 A) NOT AL

选项 B) AND AL, 0FH

选项 C) XOR AL, 0FH

选项 D) OR AL, 0FH

127 知识点: 0102 (二进制数和十六进制数运算)

对此必须采用统一的二进制编码。目前，微机

中普遍采用的是)码。

选项 A) BCD码

选项 B) 十进制码

选项 C) 二进制码

选项 D) 十六进制码

135 知识点：0203 (中央处理机)

8086CPU在基址加变址的寻址方式中，变址寄存器可以为()

A) BX或 CX

选项 B) CX或 SI

选项 C) DX或 SI

选项 D) SI或 DI

138 知识点：0204 (存储器)

PSW寄存器中共有___6___位条件状态位，有___3___位控制状态位。

选项 A) 6、3

选项 B) 3、6

选项 C) 8、4

选项 D) 4、8

答案：A

140 知识点：0204 (存储器)

在程序执行过程中，IP寄存器中始终保存的是 ()

选项 A) 上一条指令的首地址

选项 B) 下一条指令的首地址

选项 C) 正在执行指令的首地址

选项 D) 需计算有效地址后才能确定地址

142 知识点: 0203 (中央处理机)

在下列指令中, _____ 指令的执行会影响条件码中的 CF 位。

选项 A) JMP NEXT

选项 B) JC NEXT

选项 C) INC BX

选项 D) SHL AX, 1

144 知识点: 0103 (计算机中数和字符的表示)

设字长 $N=16$, 有符号数 $7AE9H$ 的补码表示为 ()

选项 A) $9EA7H$

选项 B) $76C4H$

选项 C) $8417H$

选项 D) $7AE9H$

答案: D

145 知识点: 0103 (计算机中数和字符的表示)

比较有符号数 $3260H$ 与 $0B425H$ 的大小关系为 ()

选项 A) 相等

选项 B) 小于

选项 C) 大于

选项 D) 不能比较

151 知识点: 0203 (中央处理机)

若 (AD) =87H, 执行 ADD AL 0F5H后, SF, ZF, CF, OF, PF的状态为()

选项 A) SF=0, ZF=0, CF=1, OF=1, PF=0

选项 B) SF=1, ZF=0, CF=1, OF=0, PF=1

选项 C) SF=0, ZF=0, CF=0, OF=1, PF=0

选项 D) SF=1, ZF=0, CF=1, OF=1, PF=1

答案: C

153 知识点: 0204 (存储器)

数据传送指令对标志位的影响为()

选项 A) 都不影响

选项 B) 都影响

选项 C) 除了 SAHF,POPE其它均不影响

选项 D) 除了控制标志位, 其它均不影响

答案: D

156 知识点: 0204 (存储器)

计算机系统中的存贮器系统是指。()

选项 A) RAM存贮器

选项 B) ROM存贮器

选项 C) 主存贮器

选项 D) cache

答案: D

157 知识点: 0204 (存储器)

存储单元是指 ()

选项 A) 存放一个二进制信息位的存贮元

选项 B) 存放一个机器字的所有存贮元集合

选项 C) 存放一个字节的存贮元集合

选项 D) 存放两个字节的存贮元集合

答案: B

158 知识点: 0204 (存储器)

存相联存贮器是按_____进行寻址的存贮器。

选项 A) 地址方式

选项 B) 堆栈方式

选项 C) 内容指定方式

选项 D) 地址方式与堆栈方式

答案: C

160 知识点: 0203 (中央处理机)

以下叙述中正确描述的句子是 ()

选项 A) 同一个 CPU 周期中, 可以并行执行的微操作叫相容性微操作

选项 B) 同一个 CPU 周期中, 不可以并行执行的微操作叫相容性微操作

选项 C) 同一个 CPU 周期中, 可以并行执行的微操作叫相斥性微操作

选项 D) 同一个 CPU 周期中, 不可以并行执行的微操作叫相斥性微操作

答案: D

161 知识点: 0201 (80x86 微处理器)

带有处理器的设备一般称为_____设备。

选项 A) 智能化

选项 B) 交互式

选项 C) 远程通信

选项 D) 过程控制

答案: A

162 知识点: 0204 (存储器)

设物理地址(21000H)=30H,(21001H)=40H (21002H)=50H。如从地址 21001H 中取出一个字的
内容是()

选项 A) 3040H

选项 B) 4050H

选项 C) 4030H

选项 D) 5040H

169 知识点: 0204 (存储器)

执行 PUSH BP指令时, 源的操作数的物理地址表达式是 ()

选项 A) 16*SS+BP

选项 B) 16*DS+BP

选项 C) 16*CS+IP

选项 D) 16*CS+AX

177 知识点: 0104 (几种基本的逻辑运算)

设 AL=0BH 下列指令执行后能使 AL=04H的是 ()

选项 A) NOT AL

选项 B) AND AL 0FH

选项 C) XOR AL 0FH

选项 D) OR AL 0F

180 知识点：0204（存储器）

设 DF=1，每次执行 SCASB 指令时，寄存器（）要加 1

选项 A) SI

选项 B) BX

选项 C) SP

选项 D) DI

答案：D

181 知识点：0104（几种基本的逻辑运算）

要使 BL 中的低四位不变，高四位变反，应执行指令（）

选项 A) NOT BL

选项 B) XOR BL, 0F0H

选项 C) AND BL, 0FH

选项 D) XOR BL, 0FH

182 知识点：0102（二进制数和十六进制数运算）

十六进制数 88H，可表示成下面几种形式，请找出正确的表示（）

选项 A) 无符号十进制数 36

选项 B) 无符号十进制数 136

选项 C) 压缩型 BCD 码十进制数 88 H

选项 D) 8 位二进制数 -8 的补码表示

答案：D

183 知识点：0204（存储器） 认知度：认知

某存储单元的物理地址是 34567H，可以作为它的段地址有（）

选项 A) 2345H

选项 B) 3457H

选项 C) 3450H

选项 D) 3456H

184 知识点：0204 （存储器）

完成将累加器 AL 清零，并使进位标志 CF 清零，下面错误的指令是（）

选项 A) MOV AL,00 这个不影响 cf

选项 B) AND AL,00H

选项 C) XOR AL,AL

选项 D) SUB AL,AL

答案：A

189 知识点：0204 （存储器）

如某存储器分段时，表示偏移地址是 18 位二进制代码，那么一个段最多的存储单元数是（）

选项 A) 32K 字节

选项 B) 32K 字

选项 C) 64K 字节

选项 D) 64K 字

答案：C

193 知识点：0201 （80x86 微处理器）

8088/8086 存储器分段，每个段不超过（）

选项 A) 64K 个字

选项 B) 32K 个字节

选项 C) 1 兆个字节

选项 D) 64K 个字节

194 知识点: 0203 (中央处理机)

CPU发出的访问存储器的地址是 ()

选项 A) 物理地址

选项 B) 偏移地址

选项 C) 逻辑地址

选项 D) 段地址

197 知识点: 0203 (中央处理机)

8086/8088 系统执行传送指令 MOV时 ()

选项 A) 不影响标志位

选项 B) 影响 DF方向标志

选项 C) 影响 SF符号标志

选项 D) 影响 CF进位标志

198 知识点: 0203 (中央处理机)

MOV AL, 79

ADD AL, 0B1H

上面指令执行后, 设置的标志位 CF和 OF的值是 ()

选项 A) CF=0, OF=1

选项 B) CF=1, OF=1

选项 C) CF=0, OF=0

选项 D) CF=1, OF=0

答案：D

207 知识点：0204（存储器）

下列寄存器中，作为 16 位寄存器的是（）

选项 A) AL

选项 B) BL

选项 C) CH

选项 D) DX

208 知识点：0204（存储器）

在程序运行过程中，确定下一条指令的物理地址的计算表达式是（）

选项 A) $DS*16+SI$

选项 B) $SS*16+SI$

选项 C) $CS*16+IP$

选项 D) $SS*16+SP$

209 知识点：0204（存储器）

物理地址（10FF0H）=10H，（10FF1H）=20H，（10FF2H）=30H，从地址 10FF1H 中取一个字的內容是（）

选项 A) 1020H

选项 B) 3020H

选项 C) 3022H

选项 D) 2010H

211 知识点：0204（存储器）

下列指令中，影响或修改标志位的是（）

选项 A) LOOPZ

选项 B) JNLE

选项 C) PUSHF

选项 D) POPF P58

答案: D

215 知识点: 0203 (中央处理机)

循环指令 LOOPNZ 终止循环的条件是 ()

选项 A) CX=0 且 ZF=0

选项 B) CX=0 或 ZF=1

选项 C) CX=10 且 ZF=0

选项 D) CX=10 或 ZF=1

答案: B

216 知识点: 0104 (几种基本的逻辑运算)

设 DL=55H 执行指令后能使 DL 中的数据为 0AAH 的指令是 ()

选项 A) TEST DL, 0AAH

选项 B) OR DL, 0AAH

选项 C) CX=10 且 ZF=0

选项 D) XOR DL, 0FFH

219 知识点: 0204 (存储器)

在程序执行过程中, IP 寄存器中始终保存的是 ()

选项 A) 上一条指令的首地址

选项 B) 下一条指令的首地址

选项 C) 在执行指令的首地址

选项 D) 需计算有效地址后才能确定地址

221 知识点: 0101 (进位记数制与不同基数的数之间的转换) 难易度: 较难

某系列微机对存储器的分段, 如果每一个段最多的字存储单元 (16 位二进制) 是 32K, 那么表示段内字节单元偏移地址的二进制位数应是 ()

选项 A) 10 位

选项 B) 20 位

选项 C) 15 位

选项 D) 12 位

答案: B

222 知识点: 0203 (中央处理机)

可用作寄存器间接寻址或基址、变址寻址的地址寄存器, 正确的是 ()

选项 A) AX, BX, CX, DX

选项 B) AL, BL, CL, DL

选项 C) SP, BP, IP, BX

选项 D) SI, DI, BP, BX

233 知识点: 0102 (二进制数和十六进制数运算)

十六进制数 88H, 可表示成下面几种形式, 请找出错误的表示 ()

选项 A) 无符号十进制数 136

选项 B) 带符号十进制数-120

选项 C) 压缩型 BCD码十进制数 88

选项 D) 8 位二进制数-8的补码表示

答案: D

234 知识点: 0203 (中央处理机)

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/547151111045006026>