

## 一、填空题

- 1、单片机是由 CPU 、存储器、 I/O 接口、及 定时计数器 集成在一个芯片上组成的。
- 2、单片机的三总线可以分为 地址总线 、 数据总线 和 控制总线 。
- 3、单片机汇编语言程序有三种基本结构，分别是 顺序结构、分支结构 、循环结构 。
- 4、MCS-51 单片机具有 5 个中断源，可分别设置为 2 个优先等级，外部中断 1 的入口地址为 0013H ， 串行中断的入口地址为 0023H 。
- 5、MCS-51 单片机的一个机器周期包含 6 个状态周期，每个状态周期又分为 2 拍，即一个机器周期等于 12 个振荡周期。
- 6、MCS-51 单片机片内包含 4KB ROM 和 128KB RAM， 2 个定时器。

## 二、选择题

- 1、一个完整的系统通常包括( b )  
A、系统软件和应用软件      B、硬件系统和软件系统  
C、计算机及外设              D、硬件和系统软件
- 2、MCS-51 系列单片机的 CPU 是( b )位的  
A、4 位      B、8 位      C、16 位      D、32 位
- 3、12MHz 晶振的单片机在定时方式下，定时器可能实现的最小定时时间是 ( c )  
A、8us      B、4us      C、1us      D、2us
- 4、在 MCS-51 单片机中，惟一个可供用户使用的 16 位寄存器是 ( a )  
A、DPTR      B、ACC      C、PWS      D、PC
- 5、访问扩展的外部程序存储器的时候，应在程序中使用 ( c )  
A、MOV 指令      B、MOVX 指令      C、MOVC 指令      D、SWAP 指令
- 6、在单片机中，用作标志寄存器的一个特殊功能寄存器是 ( d )  
A、DPTR      B、PC      C、B      D、PSW
- 7、对于 MCS-51 单片机来说，一个状态周期分为 ( b ) 个节拍  
A、1      B、2      C、4      D、6
- 8、FLASH 的中文含义是 ( a )  
A、闪速存储器      B、随机存储器      C、只读存储器      D、电可擦除可编程存储器
- 9、下列芯片中属于单片机的芯片是 ( b )  
A、Z80      B、89C52      C、80486      D、80286
- 10、MCS-51 单片机复位后数据指针 DPTR = ( b )  
A、0FFFFH      B、0000H      C、8000H      D、1000H
- 11、对于 MCS-51 系列单片机来说，变址间接寻址可寻址的空间是 ( d )  
A、内部 RAM      B、外部 RAM      C、内特殊功能寄存器      D、程序存储器
- 12、指令 MOV A, 30H 源操作数的寻址方式是 ( c )  
A、寄存器寻址方式              B、寄存器间接寻址方式  
C、直接寻址方式                  D、立即寻址方式
- 13、在生产过程中完成程序写入的只读存储器称为 ( a )  
A、掩膜 ROM      B、PROM      C、EPROM      D、E2PROM
- 14、下列特殊功能寄存器中可以位寻址的是 ( a )  
A、TCON (88H)      B、DPL (82H)      C、TH0 (8CH)      D、SBUF (99H)
- 15、下列单片机中具有 4K EPROM 的是 ( b )  
A、8051      B、8751      C、8032      D、89C52

### 三、判断题

- 1、MCS-51 单片机指令的字节数越多，执行时间越长。 (×)
- 2、MCS-51 内部 RAM 的位寻址区，只能位寻址，不能字节寻址。 (×)
- 3、MCS-51 单片机的每个接口电路仅仅对应着一个端口地址。 (×)
- 4、MCS-51 系列单片机采用的是哈佛结构。 (√)
- 5、MCS-51 单片机外部中断 0 可以中断具有同样优先等级的外部中断。 (×)

### 四、简答题

1、单片机与其他常见微机（如 PC 机）有什么不同？

主要有三点不同：一是 CPU、存储器和 I/O 接口这几部分集成在一片芯片上；二是存储器设计采用了哈佛结构，将程序存储器和数据存储器在物理上分开；三是供位处理和位控制的资源丰富、I/O 接口完善。

2、什么是单片机系统的扩展？

单片机的扩展是指内部资源不够用的时候，必须外接相应的芯片，构成应用系统。

3、定时/计数器的启动与 GATE 控制位有何关系？

GATE=0 时，定时/计数器的运行只受 TCON 中运行控制位 TR0/TR1 的控制

GATE=1 时，定时/计数器的运行同时受 TR0/TR1 和外中断输入信号的双重控制。

4、MCS-51 指令系统主要有哪几种寻址方式？

- ①立即寻址    ②直接寻址    ③寄存器寻址    ④寄存器间接寻址  
⑤变址寻址    ⑥相对寻址    ⑦位寻址

5、MCS-51 指令系统主要有哪几种中断源？

中断源	外部中断 0	定时器 0 溢出
外部中断 1	定时器 1 溢出	串行口中断

五、说明下列指令的功能及寻址方式。

```
MOV A, R6
MOV A, 64H
MOV A, @R0
MOV A, #78H
```

MOV A, R6	;	A←(R6),	寄存器寻址
MOV A, 64H	;	A←(64H),	直接寻址
MOV A, @R0	;	A←(@R0),	寄存器间接寻址
MOV A, #78H	;	A←(#78H),	立即寻址

- 1、单片机汇编语言程序有三种基本结构，分别是\_ 顺序结构 \_、分支结构 \_ 和 循环结构 \_。
- 2、在单片机应用系统中，常用一些器件扩展 I/O，如 74HC164 芯片，其功能为 74HC164 锁存器； 并入串出 芯片为并入串出锁存器。
- 3、单片机的三总线可以分为 地址总线 、 数据总线 和 控制总线 。
- 4、MCS-51 单片机 PC 的长度为 16 位；SP 的长度为 8 位，DPTR 的长度为 16 位。

### 二、选择题

- 1、读片外部数据存储器时，不起作用的信号是( C )  
A、/RD            B、/WE            C、/PSEN            D、ALE
- 2、在 MCS-51 中,需要外加电路实现中断撤除的是(D )

- A、定时中断                      B、脉冲方式的外部中断  
C、外部串行中断                  D、电平方式的外部中断
- 3、控制串行口工作方式的寄存器是( C )  
A、 TCON      B、 PCON      C、 SCON      D、 TMOD
- 4、MCS-51 系列单片机的 CPU 是( B )位的  
A、 4 位          B、 8 位          C、 16 位          D、 32 位
- 5、对于 MCS-51 单片机来说，一个状态周期分为 ( B ) 个节拍  
A、 1              B、 2              C、 4              D、 6
- 6、对 MCS-51 系列单片机 P0 口用作输出时,应外接 ( A )  
A、上拉电阻      B、二极管      C、三极管      D、下拉电阻
- 7、MCS-51 单片机有七种寻址方式， MOVX A, @A+DPTR 属于 B 寻址  
A、间              B、变址              C、相对 4              D、直接
- 8、对于 MCS-51 系列单片机来说，变址间接寻址可寻址的空间是 ( D )  
A、内部 RAM      B、外部 RAM      C、内特殊功能寄存器      D、程序存储器
- 9、下列芯片中属于单片机的芯片是 ( S )  
A、 Z80              B、 89C52              C、 80486              D、 80286
- 10、MCS-51 单片机复位后数据指针 DPTR = ( B )  
A、 0FFFFH      B、 0000H      C、 8000H      D、 1000H
- 11、要 MCS-51 系统中，若晶振频率为 6MHz，一个机器周期等于( C )  $\mu s$   
A、 1              B、 1.5              C、 2              D、 3
- 12、指令 MOV A, 30H 源操作数的寻址方式是 ( C )  
A、寄存器寻址方式                  B、寄存器间接寻址方式  
C、直接寻址方式                      D、立即寻址方式
- 13、单片机复位后，SP、PC、I/O 口的内容为 ( C )  
A、 SP = 07H      PC = 00H      P0 = P1 = P2 = P3 = FFH  
B、 SP = 00H      PC = 0000H      P0 = P1 = P2 = P3 = 00H  
C、 SP = 07H      PC = 0000H      P0 = P1 = P2 = P3 = FFH  
D、 SP = 00H      PC = 00H      P0 = P1 = P2 = P3 = 00H
- 14、下列特殊功能寄存器中可以位寻址的是 ( A )  
A、 TCON (88H)      B、 DPL (82H)      C、 TH0 (8CH)      D、 SBUF (99H)
- 15、下列单片机中具有 4K EPROM 的是 ( A )  
A、 8751              B、 8051              C、 8032              D、 89C52

得分 评卷人

### 三、判断题

- 1、MOV A, 30H 这条指令执行后的结果 (A) =30H。 ( X )
- 2、MCS-51 单片机中的 PC 是不可寻址的。 (  $\checkmark$  )
- 3、MCS-51 单片机可执行指令：MOV R5, R4。 ( X )
- 4、MCS-51 系列单片机采用的是哈佛结构。 (  $\checkmark$  )
- 5、MCS-51 单片机外部中断 0 可以中断具有同样优先等级的外部中断。 ( X )

得分 评卷人

#### 四、简答题

1、MCS-51 的位存储区在哪里？寻址范围是多少？

内部 RAM 的 20~2FH 为位寻址区域，位地址范围 00~7FH；特殊功能寄存器中地址能被 8 整除的字节地址单元也可以位寻址，位地址范围 80~FFH；位存储区共 256 个位。

2、什么是单片机系统的扩展？

· 单片机的扩展是指内部资源不够用的时候，必须外接相应的芯片，构成应用系统

3、MCS-51 系列单片机内部包含哪些主要逻辑功能部件？

CPU、存储器、定时器 / 计数器和 I / O 接口等。

4、MCS-51 指令系统主要有哪几种中断源？

· 中断源                      外部中断 0                      定时器 0 溢出  
外部中断 1                      定时器 1 溢出                      串行口中断

5、MCS—51 单片机响应中断的典型时间为多少？在哪些情况下 CPU 将推迟对中断申请的响应？

典型（也是最短）时间为 3 个机器周期。若出现以下情况将推迟对中断申请的响应：

- 1) 正在执行的中断服务级别很高（或同级）；
- 2) 浊当前指令的最后一个 M（机器）周期；
- 3) 若当前指令是 RETI 或是对 IP、IE 寄存器的操作指令，则不能马上响应，还会顺延一条指令。

五、编写程序：将 20H 和 30H 单元的内容相加。

典型（也是最短）时间为 3 个机器周期。若出现以下情况将推迟对中断申请的响应：

- 1) 正在执行的中断服务级别很高（或同级）；
- 2) 浊当前指令的最后一个 M（机器）周期；
- 3) 若当前指令是 RETI 或是对 IP、IE 寄存器的操作指令，则不能马上响应，还会顺延一条指令。

#### 一、单项选择题

1. MCS—51 单片机的 CPU 主要的组成部分为 A 。  
A. 运算器、控制器                      B. 加法器、寄存器  
C. 运算器、加法器                      D. 运算器、译码器
2. MCS—51 单片机的数据指针 DPTR 是一个 16 位的专用地址指针寄存器，主要用来 B 。  
A. 存放指令                              B. 存放 16 位地址，作间址寄存器使用  
C. 存放下一条指令地址                      D. 存放上一条指令地址
3. 单片机中的程序计数器 PC 用来 C 。  
A. 存放指令                              B. 存放正在执行的指令地址  
C. 存放下一条指令地址                      D. 存放上一条指令地址
4. 单片机上电复位后，PC 的内容和 SP 的内容为 B 。  
A. 0000H, 00H                      B. 0000H, 07H  
C. 0003H, 07H                      D. 0800H, 08H

5. 单片机 8031 的 ALE 引脚是 B 。
- A. 输出高电平    B. 输出矩形脉冲, 频率为  $f_{osc}$  的  $1/6$   
C. 输出低电平    D. 输出矩形脉冲, 频率为  $f_{osc}$  的  $1/2$
6. 单片机 8031 的 EA 引脚 A 。
- A. 必须接地    B. 必须接+5V    C. 可悬空    D. 以上三种视需要而定
7. 访问外部存储器或其它接口芯片时, 作数据线和低 8 位地址线的是 A 。
- A. P0 口    B. P1 口    C. P2 口    D. P0 口 和 P2 口
8. PSW 中的 RS1 和 RS0 用来 A 。
- A. 选择工作寄存器区号    B. 指示复位  
C. 选择定时器    D. 选择工作方式
9. 上电复位后, PSW 的值为 D 。
- A. 1    B. 07H    C. FFH    D. 0
10. INTEL8031 的 P0 口, 当使用外部存储器时它是一个 D 。
- A. 传输高 8 位地址口    A. 传输低 8 位地址口  
C. 传输高 8 位数据口    D. 传输低 8 位地址/数据口
11. P0 口作数据线和低 8 位地址线时 B 。
- A. 应外接上拉电阻    B. 不能作 I/O 口  
C. 能作 I/O 口    D. 应外接高电平
12. 单片机上电后或复位后, 工作寄存器 R0 是在 A 。
- A. 0 区 00H 单元    B. 0 区 01H 单元    C. 0 区 09H 单元    D. SFR
13. MCS-51 复位后, 程序计数器 PC= B 。
- A. 0001H    B. 0000H    C. 0003H    D. 0023H
14. 单片机的 P0、P1 口作输入用途之前必须 A 。
- A. 在相应端口先置 1    B. 在相应端口先置 0  
C. 外接高电平    D. 外接上拉电阻
15. 当程序状态字寄存器 PSW 状态字中 RS1 和 RS0 分别为 0 和 1 时, 系统先用的工作寄存器组为 B 。
- A. 组 0    B. 组 1    C. 组 2    D. 组 3
16. 8051 单片机中, 唯一一个用户可使用的 16 位寄存器是 D 。
- A. PSW    B. ACC    C. SP    D. DPTR

#### 第 1 部分

1. 简述冯·诺依曼型计算机的主要特征。
2. 计算机硬件系统由哪些部件组成? 各主要功能是什么?

#### 3. 填空:

(1)  $100D =$      $B =$      $=H$

(2)  $03CH =$      $B =$      $H$

4. 写出下列各数的原码、反码和补码 (用二进制数表示)。

21    -21    59    -59    127    -127    1    -1

5. 用十进制数写出下列补码的真值:

1FH    69H    89H    FCH    97H    CDH    B3H    10H

6. 已知 X 和 Y, 求(X+Y)补。

(1)  $X=31D,$      $Y=55D$

(2)  $X=46D,$      $Y=-81D$

(3)  $X=-54D,$      $Y=93D$

(4)  $X=-23D,$      $Y=-67D$

(5) X=75D, Y=89D

7. 写出下列各数的 8421 BCD 码。

1234 5678

8. 简述单片机的主要特点。

第 1 部分答案

1-1 采用二进制代替十进制运算;2、存储程序工作方法;3、计算机硬件系统的构成

1-2 计算机硬件系统由运算器、控制器、存储器、输入设备和输出设备五个部分。

1-3 (1) 100D=01100100=64H; (2) 03CH=00111100B=60D

1-4 21 原码: 00010101 反码: 00010101 补码: 00010101

-21 原码: 10010101 反码: 11101010 补码: 11111011

59 原码: 00111011 反码: 00111011 补码: 00111011

-59 原码: 10111011 反码: 11000100 补码: 11000101

127 原码: 01111111 反码: 01111111 补码: 01111111

-127 原码: 11111111 反码: 10000000 补码: 10000001

1 原码: 00000001 反码: 00000001 补码: 00000001

-1 原码: 1000001 反码: 11111110 补码: 11111111

1-5 1FH 的真值:31D 69H 的真值:105D 89H 的真值:-119D

FCH 的真值:-4D 97H 的真值:-105D CDH 的真值: -51D

B3H 的真值:-77D 10H 的真值:16D

1-6 X=31D, Y=55D (X+Y) 补= 01010000B

X=46D, Y=-81D (X+Y) 补=11010001B

X=-54D, Y=93D (X+Y) 补=00100111B

X=-23D, Y=-67D (X+Y) 补=10100110B

(5) X=75D, Y=89D (X+Y) 补=10100100B

1-7 1234 的 BCD 码: 0001001000110100

5678 的 BCD 码: 0101011001111000

1-8 1、具有优异的性能价格比 2、集成度高、体积小、可靠性高

3、控制功能强 4、低电压、低功耗

第 部分

. 单片机内部包含哪些主要部件?

. 在功能上、工艺上、程序存储器的配置上, 单片机有哪些种类?

. 简要说明 与 的主要区别是什么。

. 单片机的 ~ 口在结构上有何不同?

. 单片机的片内、片外存储器如何选择?

. 若单片机的晶振频率为 , 则单片机的时钟周期、机器周期为多少?

. 程序状态字寄存器各位的含义如何?

. 单片机的控制信号有哪些? 作用如何?

. 单片机内部数据存储器是怎样划分的? 作用如何?

. 单片机有多少特殊功能寄存器

. 什么叫堆栈 堆栈指示器 的作用是什么 单片机初始化后 中内容是什么 在程序设计时, 为什么要对 重新赋值?

. 数据指针 和程序计数器 都是 位寄存器, 它们有什么不同之处

第 部分答案

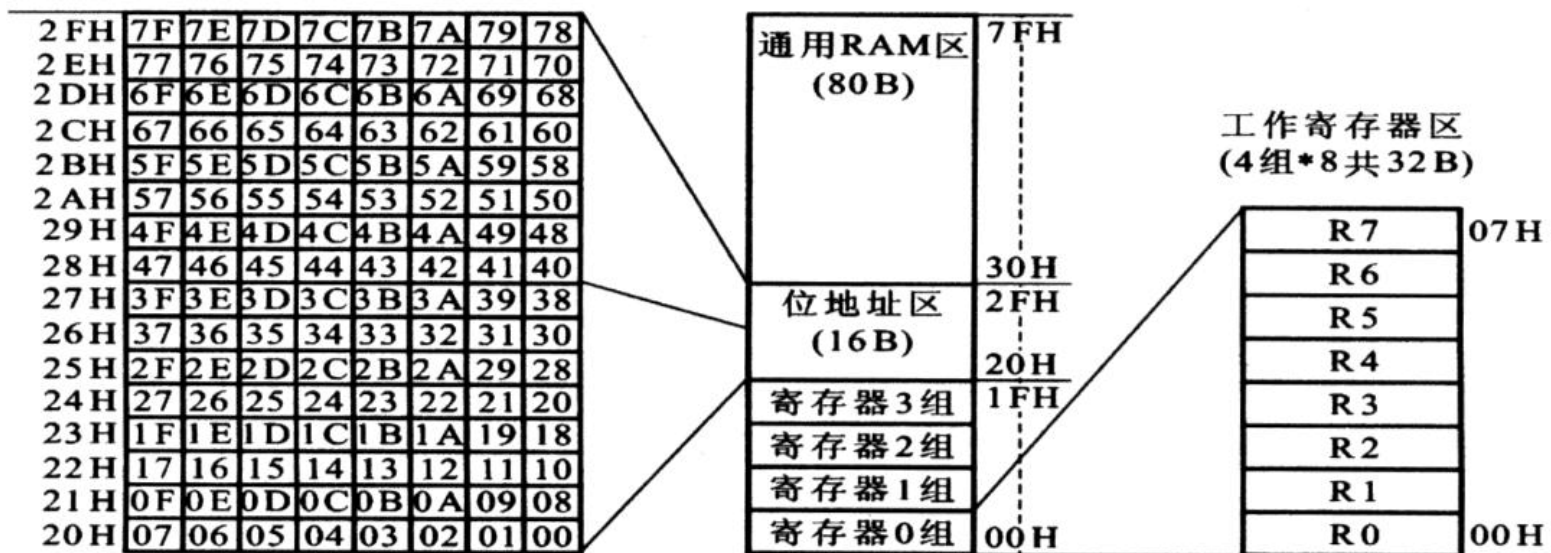
- 、 ① 位 ② 的程序存储器（掩膜 ） ③ 的数据存储器
- ④片外程序存储器最大寻址能力 ⑤片外数据存储器最大寻址能力
- ⑥ 根输入 输出线 ⑦ 个全双工异步串行接口
- ⑧ 个 位定时 计数器 ⑨ 个中断源， 个中断优先级
- 、 工艺： 工艺和 工艺。 类型：基本型和增强型。
- 配置：片内无程序存储器、掩膜程序存储器 、 。
- 、 单片机内部有 存储器
- 、 : 数据总线和低 位地址总线 : 通用 接口
- : 高 位地址线 多功能 接口
- 、 当EA 为低电平时，CPU 直接访问外部程序存储器
- 当EA 为高电平时， 要先对内部 ~ 程序存储器访问，然后自动延至外部超过 的程序存储器。
- 、 机器 振 ×
- 、 的各位定义为：
  - : 进行标志位（ 位）。在进行加、减运算时，如果操作结果使累加器 中最高位 向前有进位或借位，则 ，否则 。在位操作中， 作位累加器 使用。
  - : 辅助进行位（ 位）。在加减运算中，当 中的 位向 位有进位或借位时， 否则 。通常在二 十进制调整时使用。
  - 、 : 用户标志位（ 、 位）。这两个是供用户定义的标志位，用户可根据需要对 、 赋予一定的含义，由用户用软件方法对其置位或复位，用以控制用户程序的转向。
  - 、 : 工作寄存器区选择控制位（ 、 位）。用于设定哪一组工作寄存器为当前正在工作的工作寄存器组，即对相同名称的 ~ 改变其物理地址，由用户通过软件方式加以选择。 、 的取值与选用工作寄存器的关系如表 示。单片机在开机或复位后， 和 总是为零状态，也就是说，选择 区为当前工作寄存器组，故单片机复位后的工作寄存器 ~ 的物理地址为 ~ 。

表 2-7 工作寄存器组选择

	工作寄存器组	地址	寄存器
		~	~
		~	~
		~	~
		~	~

- : 溢出标志位。用于指示累加器 在算术运算过程中是否发生的溢出。当运算结果超出了 位数能表示的范围，即 ~ ，则 自动置 ，否则 。
- 在加法运算中， 表示运算结果是错误的， 表示运算正确；在乘法运算中， 表示乘积超过 ，即乘积分别在 与 中， 表示乘积只在 中；在除法运算中， 表示除数为 ，除法不能进行， 表示除数不为 ，除法可以正常进行。
- : 奇偶标志位。每条指令执行完毕后，由硬件根据 中的数目对 位自动置位。若 中的数目为奇数，则 ，若 中的数目为偶数，则 。
- 、 ① PSEN (29 脚): 外部程序存储器读选通信号。
- ② ALE/PROG (30 脚): 地址锁存允许/编程信号。8051 单片机可寻
- ③ EA /V<sub>pp</sub>(31 脚): 外部程序存储器访问允许/编程电压输入端。

④RST/V<sub>PD</sub>(9脚): 复位信号/备用电源输入端。



堆栈就是设置在片内 中的一段存储区域，它遵循先入后出的原则。  
 就是一个用来指示栈顶位置的 位寄存器，它指示出堆栈顶部在内部 块中的位置。  
 初始化 ，使得堆栈事实上由 单元开始。  
 考虑到 ~ 分属于工作寄存器区 ~ ，若程序设计要用到这些区，则最好把 值改到通用区，即 或更大值。但是，如果堆栈指针初始化时设置在这个区域，就要留出足够的字节单元作为堆栈区，以防止在数据存储时，破坏了堆栈的内容。

①数据指针 数据指针 是一个 位的寄存器，由 个 位特殊功能寄存器和 拼装而成。 作 的高位， 作 的低位。因此， 既可作为一个 位寄存器来使用，也可以作为二个独立的 位寄存器和 使用。 用作地址指针用来存放片内、片外 和片外 的地址，可寻址范围为 地址空间寻址。  
 ②程序计数器 程序计数器 是一个 位加 计数器，用来存放将要执行的指令地址，编码范围为 ~ 共 。

### 单片机习题

#### 第一章

1-3: 单片机与普通计算机的不同之处在于其将 ( ) ( ) 和 ( ) 三部分集成于一块芯片上。

答: CPU、存储器、I/O 口

#### 第二章

2-4: 在 MCS-51 单片机中，如果采用 6MHz 晶振，1 个机器周期为 ( )。

答: 2us。

析: 机器周期为振荡周期的 1/6。

2-6: 内部 RAM 中，位地址为 30H 的位，该位所在字节的字节地址为 ( )。

答: 26H

2-7: 若 A 中的内容为 63H，那么，P 标志位的值为 ( )。

答: 0

析: P 为偶校验位，因为 A 中 1 的个数为偶数，所以 P=0。

2-8: 判断下列说法是否正确:

A、8031 的 CPU 是由 RAM 和 EPROM 所组成。

B、区分片外程序存储器和片外数据存储器的最可靠的方法是看其位于地址范围的低端还是高端。

C、在 MCS-51 中，为使准双向的 I/O 口工作在输入方式，必须保证它被事先预置为 1。



D、PC 可以看成使程序存储器的地址指针。

答：错、错、对、对

2-9: 8031 单片机复位后, R4 所对应的存储单元的地址为 ( ), 因上电时 PSW= ( )。这时当前的工作寄存器区是 ( ) 组工作寄存器区。

答: 04H、00H、0

2-11: 判断以下有关 PC 和 DPTR 的结论是否正确?

- A、DPTR 是可以访问的, 而 PC 不能访问。
- B、它们都是 16 位的存储器
- C、它们都有加 1 的功能。
- D、DPTR 可以分为两个 8 位的寄存器使用, 但 PC 不能。

答: 对、对、对、对

2-13: 使用 8031 芯片时, 需将 /EA 引脚接 ( ) 电平, 因为其片内无 ( ) 存储器。

答: 低、程序

2-14: 片内 RAM 低 128 个单元划分为哪 3 个主要部分? 各部分的主要功能是什么?

答: 工作寄存器区、位寻址区、数据缓冲区

2-15: 判断下列说法是否正确

- A、程序计数器 PC 不能为用户编程时直接使用, 因为它没有地址。
- B、内部 RAM 的位寻址区, 只能供位寻址使用, 而不能供字节寻址使用。
- C、8031 共有 21 个特殊功能寄存器, 它们的位都是可以用软件设置的, 因此, 是可以进行位寻址的。

答: 对、错、错

2-16: PC 的值是

- A、当前正在执行指令的前一条指令的地址
- B、当前正在执行指令的地址
- C、当前正在执行指令的下一条指令的地址
- D、控制器中指令寄存器的地址

答: C

2-17: 通过堆栈操作实现子程序调用, 首先就要把 ( ) 的内容入栈, 以进行断点保护。调用返回时, 再进行出栈保护, 把保护的断点送回到 ( )。

答: PC、PC

2-19: MCS-51 单片机程序存储器的寻址范围是由程序计数器 PC 的位数所决定的, 因为 MCS-51 的 PC 是 16 位的, 因此其寻址的范围为 ( ) KB。

答: 64

2-20: 当 MCS-51 单片机运行出错或程序陷入死循环时, 如何来摆脱困境?

答: 软件陷阱、复位

2-21: 判断下列说法是否正确?

- A、PC 是 1 个不可寻址的特殊功能寄存器。
- B、单片机的主频越高, 其运算速度越快。
- C、在 MCS-51 单片机中, 1 个机器周期等于 1us。
- D、特殊功能寄存器 SP 内装的是栈顶首地址单元的内容。

答: 错、对、错、错

2-22: 如果手中仅有一台示波器, 可通过观察哪个引脚的状态, 来大致判断 MCS-51 单片机正在工作?

答: ALE

析: 因为单片机正常工作时, ALE 脚输出时钟频率为振荡周期的 1/6。

### 第三章

3-1: 判断下列指令的正误:

- 1) MOV 28H,@R2
- 2) DEC DPTR
- 3) INC DPTR
- 4) CLR R0

5) CPL R5    6) MOV R0,R1    7) PUSH DPTR    8) MOV F0,C  
9) MOV F0,ACC.3    10) MOVX A,@R1    11) MOV C,30H    12) RLC R0

答: 错、错、对、错  
错、错、错、对  
错、对、对、错

3-2: 判断下列说法是否正确。

- A、立即寻址方式是被操作的数据本身在指令中，而不是它的地址在指令中。
- B、指令周期是执行一条指令的时间。
- C、指令中直接给出的操作数称为直接寻址。

答: 对、对、错

3-3: 在基址加变址寻址方式中，以（ ）作变址寄存器，以（ ）或（ ）作基址寄存器。

答: 累加器 A, DPTR、PC

3-7: 指令格式是由（ ）和（ ）所组成，也可能仅由（ ）组成。

答: 操作码、操作数、操作码

3-8: 假定累加器 A 中的内容为 30H，执行指令

1000H: MOVC A,@A+PC

后，把程序存储器（ ）单元的内容送入累加器 A 中。

答: 1031H

3-9: 在 MCS-51 中，PC 和 DPTR 都用于提供地址，但 PC 是为访问（ ）存储器提供地址，而 DPTR 是为访问（ ）存储器提供地址。

答: 程序、数据

3-10: 在寄存器间接寻址方式中，其间接体现在指令中寄存器的内容不是操作数，而是操作数的（ ）。

答: 地址

3-11: 下列程序段的功能是什么？

```
PUSHA  
PUSHB  
POP A  
POP B
```

答: 交换 A、B 的内容

3-12: 已知程序执行前有 A=02H，SP=52H，(51H)=FFH，(52H)=FFH。下述程序执行后：

```
POP DPH  
POP DPL  
MOV DPTR,#4000H  
RL A  
MOV B,A  
MOVC A,@A+DPTR  
PUSH A  
MOV A,B  
INC A  
MOVC A,@A+DPTR  
PUSH A  
RET  
ORG 4000H  
DB 10H,80H,30H,50H,30H,50H
```

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/697103162012006056>