

@考试必备

备考专用资料

科学规划内容—系统复习  
备考题库训练—题海战术  
多重模拟测试—强化记忆  
高频考点汇编—精准高效  
历年真题演练—考前冲刺

注：下载资料前请认真核对、仔细预览，确认无误后再点击下载。

祝您逢考必过，成功上岸，一战成名

## 目 录

2015 年河北大学《839 数字电路》考研真题.....	4
2016 年河北大学《839 数字电路》考研真题.....	8
2017 年河北大学《839 数字电路》考研真题.....	12
2018 年河北大学《839 数字电路》考研真题.....	16
2019 年河北大学《839 数字电路》考研真题.....	20

2015 年河北大学《839 数字电路》考研真题

河北大学 2015 年硕士研究生入学考试试卷

卷别: [ A ]

适用专业	考试科目代码	考试科目名称
环境工程、物理电子学	839	数字电路

特别声明: 答案一律答在考点提供的答题纸上, 答在本试卷纸及其他纸上无效。

一、填空题: (每空 2 分, 共 20 分, 答案一律写在答题纸上, 否则无效)

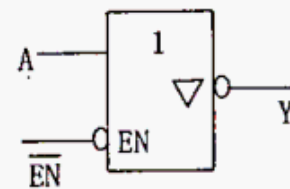
(一) 实现线选的逻辑关系应采用\_\_\_\_\_门, 实现数据总线分时复用采用\_\_\_\_\_门。

(二)  $(127)_{10} = (\underline{\hspace{2cm}})_{8421BCD} = (\underline{\hspace{2cm}})_2$

(三) 正逻辑“与”门等同于负逻辑的\_\_\_\_\_门。\_\_\_\_\_实现的正负逻辑关系相同。

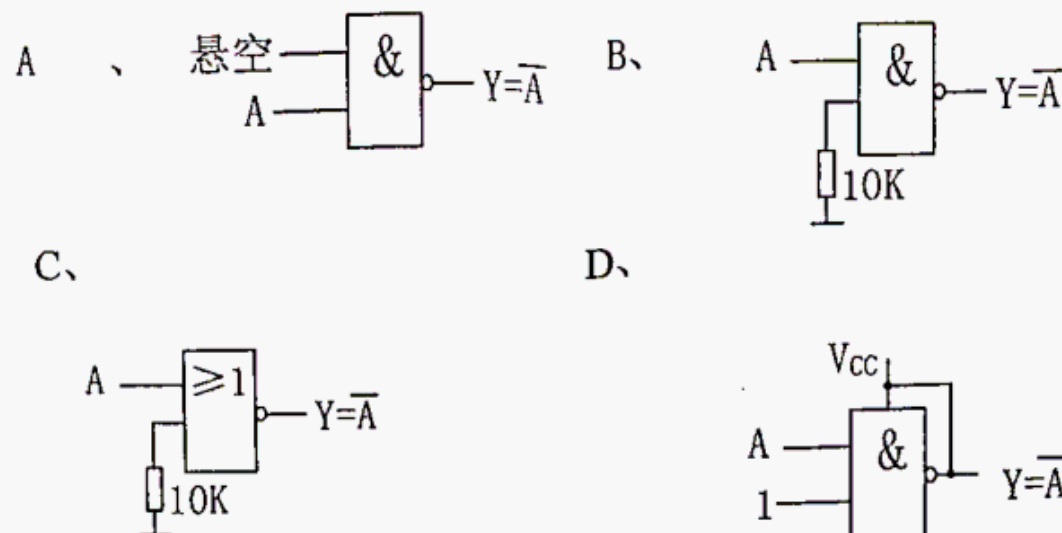
(四) 在数字逻辑电路中, MOS 管主要工作在\_\_\_\_\_和\_\_\_\_\_两种状态。

(五) 如图所示: 当  $\overline{EN} = 1$  时,  $Y = \underline{\hspace{2cm}}$ ,  
 当  $\overline{EN} = 0$  时,  $Y = \underline{\hspace{2cm}}$



二、单项选择题: (每空 3 分, 共 30 分, 答案一律写在答题纸上, 否则无效)

(一) 图示均为 CMOS 门电路, 要实现相应表达式的逻辑功能, 电路连接正确的为: ( )



(二) 下列各门电路中, ( ) 的输出端可直接相连, 实现线与。

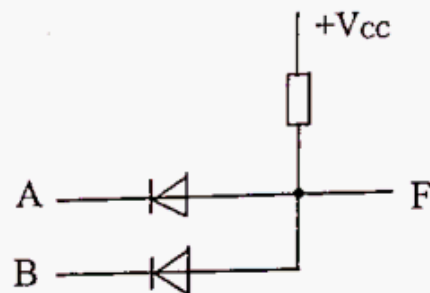
- A、一般 TTL 与非门      B、集电极开路 TTL 与非门  
 C、一般 CMOS 与非门      D、TTL 三态门

(三) 四输入端的与非门电路输出为高电平, 则输入 ( )

- A、必须全为低电平      B、至少有一个为低电平  
 C、必须全为高电平      D、至少有一个为高电平

(四) 下图所示电路按负逻辑分析, 其逻辑功能为 ( )

- A、 $F = A \cdot B$       B、 $F = A + B$   
 C、 $F = \overline{A \cdot B}$       D、 $F = \overline{A + B}$



(五) 2 线-4 线译码器的输入为 A、B, 输出为  $\overline{Y}_0$ 、 $\overline{Y}_1$ 、 $\overline{Y}_2$ 、 $\overline{Y}_3$  若使  $\overline{Y}_3 = 0$ , 则输入信号之间一定满足 ( )

- A、 $AB=0$       B、 $AB=1$       C、 $A+B=0$       D、 $\overline{AB} = 1$

(六) 如果将 TTL 与非门作非门使用, 则多余输入端应做 ( ) 处理。

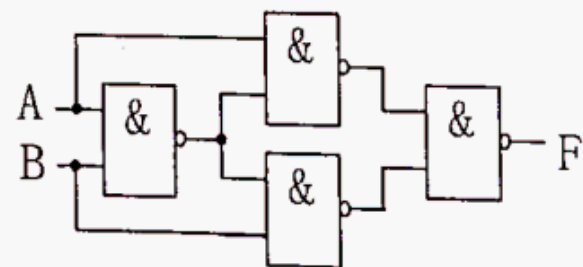
- A、全部接高电平      B、部分接高电平, 部分接地  
 C、全部接地      D、部分接地, 部分悬空

(七) 一个 16 选 1 的数据选择器, 其地址输入端 (选 择控制端) 有 ( )

- A、2 个      B、4 个      C、8 个      D、16 个

(八) 右图电路正逻辑表示实现的功能为 ( )

- A、 $F = A + B$       B、 $F = AB$       C、 $F = A \oplus B$   
 D、 $F = \overline{A \oplus B}$



(九) 边沿 JK 触发器当  $JK=01$  时, 在 CP 时钟作用下, 其次态为 ( )。

- A、 $Q^{n+1} = Q^n$       B、 $Q^{n+1} = \overline{Q}^n$       C、 $Q^{n+1} = 1$       D、 $Q^{n+1} = 0$

(十) 由或非门组成的基本 RS 触发器, 如果输入  $S=1$ ,  $R=0$ , 则触发器处于 ( )

- A、置 1 状态      B、复位状态      C、保持状态      D、不定状态

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/907015050155006120>