

## 第一章 基础知识

### 一、填空

- 1、计算机中采用 二 进制数，尾符用 B 表达。
- 2、西文字符的编码是 ASCII 码，用 1 个字节表达。
- 3、10111B 用十六进制数表达为 17 H，八进制数表达为 27 O。
- 4、带符号的二进制数称为 真 值；假如把其符号位也数字化，称为 原 码。
- 5、已知一组二进制数为-1011B，其反码为 10100B ，其补码为 10101B 。
- 6、二进制码最小单位是 位 ，基本单位是 字节 。
- 7、一个字节由 8 位二进制数构成，一个字节简记为 1B ，一个字节可以表达 256 个信息。
- 8、用二进制数表达的十进制编码，简称为 BCD 码。
- 9、8421 码是一种 有权 BCD 码，余 3 码是一种 无权 BCD 码。

### 二、选择

- 1、计算机中采用 A 进制数。  
A. 2    B. 8    C. 16    D. 10
- 2、以下的 C 编码是一种有权码。  
A. 循环码    B. BCD 码    C. 8421 码    D. 余 3 码
- 3、八进制数的尾符是 B 。

B. O C. D D. H

4 254 等值的数是 A 。

A. 11111110 B. 11101111 C. 11111011 D. 11101110

5、下列不同数制表达的数中，数值最大的是 C 。

A. 11011101B B. 334O C. 1219D D. DAH

6、与十六进制数 BC 等值的数是 B 。

A. 10111011 B. 10111100 C. 11001100 D. 11001011

7、下列字符中，ASCII 码值最小的是 A 。

A. K B. Y C. a D. i

8、最大的 10 位无符号二进制整数转换成十进制数是 C 。

A. 51 B. 512 C. 1023 D. 1024

9、A 的 ASCII 码值为 65D，ASCII 码值为 68D 的字母是 C 。

A. B B. C C. D D. E

10、下列等式中，对的是 D 。

A. 1KB=1024×1024B B. 1MB=1024B

C. 1KB=1024 D. 1MB=1024×1024B

## 第二章 微型机系统概述

### 一、填空

1、计算机的发展经历了 4 个时代，微型机属于第 四 代计算机。

2、计算机的发展以 集成电路 的更新为标志，而微型机的发展是以 CPU 的发展为特性。

CPU，是微型机的核心部件。

4、把 CPU、存储器、I/O 接口等集成在一块芯片上，称为单片机。

5、把 CPU、存储器、I/O 接口等通过总线装配在一块印刷板上，称为单板机。

6、微机的系统总线是连接 CPU、存储器及 I/O 的总线，AB 表达地址总线，DB 表达数据总线，CB 表达控制总线。

7、软件按功能可分为系统软件和应用软件。

8、操作系统属于系统软件，Word 属于应用软件。

9、只配有硬件的计算机称为裸机。

10、衡量存储容量的基本单位是B， $1\text{kB} = 1024$   
B， $1\text{MB} = 1024$  kB， $1\text{GB} = 1024$  MB， $1\text{TB} = 1024$   
GB。

11、一个完整的计算机系统涉及硬件系统和软件系统两大部分。

12、微型机中具有记忆能力的部件是存储器，其中用户使用的是外存储器，其存储内容在断电以后将保存。

13、微型机的运算速度一般可以用 CPU 的主频表达，其单位是MHz 或 GHz。

14、微机硬件系统一般是由五部分组成，涉及运算器、控

、存储器、输入设备和输入设备。其中前两部分又合称为。

15、计算机的发展趋势可用“四化”来表达，即巨型化，微型化网络化和智能化。

二、选择：

1、 计算机软件系统涉及 A。

- A. 系统软件和应用软件      B. 编辑软件和应用软件  
C. 数据库软件和工具软件      D. 程序和数据

2、下面叙述中不对的是 B。

- A. 操作系统属于系统软件      B. 操作系统只管理内存  
C. UNIX 是一种操作系统      D. DOS 属于操作系统的一种

3、操作系统的作用是 D。

- A. 解释执行源程序      B. 编译源程序  
C. 进行编码转换      D. 控制和管理系统资源

4、以下叙述对的是 B。

- A. 微机的字长可以是 8、16、24、32 位  
B. 微机的字长可以是 8、16、32、64 位  
C. 微机的字长可以是 8、16、24、32K  
D. 字长是指计算机解决数据的精度

5、以下叙述不对的是 D。

- A. 一个字节由 8 位二进制数构成  
B. 字节是衡量存储容量的基本单位。

D. 字节是衡量微机字长的基本单位。

6、冯·诺依曼基本思想重要是指 A 。

- A. 二进制数和存储程序      B. 二进制数和存储器  
C. CPU 和存储器              D. 存储器和输入输出设备

7、计算机的发展以 D 为标志。

- A. 电子器件的更新              B. 时间的划分  
C. CPU 的发展                      D. 集成电路的发展

8、微型计算机的发展以 B 为重要特性。

- A. 电子器件的更新              B. 微处理器的发展  
C. 存储器件的发展              D. 集成电路的发展

9、以下有关 CPU 的说法不对的是 D 。

- A. CPU 也称作运算控制单元      B. CPU 也称作微处理器  
C. CPU 是微型机的核心部件。      D. CPU 也称作运算解决单元

10、下列存储器中，存取速度最快的是 C 。

- A. CD-ROM      B. 内存储器      C. 软盘      D. 硬盘

### 第三章 微机中的

#### 一、填空

1、CPU 是用大规模或超大规模集成电路技术制成的半导体芯片，其中重要涉及 运算器、存储器和 控制器。

2、ALU 是 算术逻辑单元，用来完毕 算术运算、逻辑



- 、指令寄存器用 IP 表达，指令译码器用 ID 表达。
- 4、数据寄存器用 DX 表达，地址寄存器用 AR 表达。
- 5、标志寄存器用 FR 表达，也称为 程序状态寄存器。
- 6、程序计数器用 PC 表达，其中存放的 CPU 所要访问的内存单元的 指令地址 。
- 7、8086CPU 是一个 16 位的微解决器，具有 16 位数据总线，20 位地址总线，可寻址空间为 1MB 。
- 8、8086CPU 可分为 总线接口部件 BIU、执行部件 EU 两大部分。
- 9、BIU 是指 总线接口部件，EU 是指 执行部件。
- 10、CS 是指 代码段 寄存器，用来存放当前程序所在段的 段基址 。
- 11、DS 是指 数据段 寄存器，用来存放当前程序所用数据段的 段基址 。
- 12、ES 是指 附加段 寄存器，用来存放辅助数据所在段的 段基址 。
- 13、SS 是指 堆栈段 寄存器，用来存放当前程序所用 堆栈段 的段基址。
- 14、指令指针寄存器 IP 用来存放下一条指令的 偏移 地址，IP 在程序运营中可以进行 自动加 1 的修正。
- 15、逻辑段的最大寻址空间是 64 kB，地址范围为 0000H~

## H

16、8086 通用寄存器是 16 位寄存器，可以作为 8 位和 16 位的寄存器使用。

17、AX 用作 累加器 器，BX 是 基址 寄存器，其中 BH、BL 可用作 8 位的通用数据寄存器。

18、CX 用作 计数 寄存器。DX 在乘除指令中用作 累加器，在 I/O 用作 地址 寄存器。

19、SP 是 堆栈指针 寄存器，用来指出当前堆栈段中栈顶的 地址。

20、BP 是 基数指针 寄存器，其中存放的是堆栈中某一存储单元的 地址。

21、SI 是 源变址变址 寄存器，DI 是 目的变址 寄存器。

22、标志寄存器是一个 16 位的寄存器，由 状态 标志和控制标志两部分组成。

23、标志寄存器中，CF 表达 进位 标志，PF 表达 奇/偶 标志。

24、标志寄存器中，AF 表达 辅助进位 标志，ZF 表达 零 标志。

25、标志寄存器中，SF 表达 符号 标志，用来标志运算结果的 最高 位。

26、标志寄存器中，OF 表达 溢出 标志，OF=1 时表达 溢

。标志寄存器中，IF 是 中断允许 标志，用来控制 可屏蔽中断 的标志，该标志可由中断控制指令设立或清除。

28、标志寄存器中，TF 是 单步跟踪 标志，用于 单步 操作。

29、8086 有 20 条地址线，直接寻址能力为 1Mb。内存单元的编址为 00000H—0FFFF H。

30、8086 系统中存储空间分为 奇地址 存储体和 偶地址 存储体，用 A<sub>0</sub> 位来区分。

31、8086 系统中物理地址的计算公式为：段地址 × 16 + 段偏移地址，其中段地址由 CS 提供，偏移地址由 IP 提供。

32、8086 中 I/O 端口与内存地址采用 独立 编址方法，I/O 端口的地址空间为 64 kB，实际只使用了十条地址线，寻址空间为 1KB。

33、8086CPU 在设计中提供了两种模式，即 最小模式 和 最大模式，系统中只有一个微解决器的模式称为 最小 模式。

34、基本的 8086 总线周期由 4 个 T 状态组成，T<sub>w</sub> 称为 等待 状态，在 T3 之间和 T4 之间插入。

35、8086CPU 采用引脚复用技术，即 地址 线和 数据 线是复用的。

36、INTR 是 可屏蔽中断请求信号 引脚，NMI 是 不可屏



引脚。

、MN/ $\overline{\text{MX}}$  引脚接+5V 时，CPU 工作在 最小 模式；接  
上时，CPU 工作在 最大 模式。

38、高速缓存的英文缩写是 Cache 。

39、8086 中奇地址存储体与高 8 位 数据 线相连，访  
问存储器时，当读/写奇地址存储体时，数据从 奇地址 传送。

40、8086 中偶地址存储体与 低 8 位 位 数据 线相连，  
访问存储器时，当读/写偶地址存储体时，数据从 偶地址 传送。

41、8086CPU 的基本总线周期由 4 个时钟周期组成，分别  
用 T1, T2, T3, T4 表达。

42、CPU 访问存储器时，需运用 M/IO 信号的 高 电平；访  
问 I/O 端口时，运用 M/IO 信号的 低 电平。

43、标志寄存器中共用了 9 个有效位来存放 状态 标志和控  
制 标志，其中 OF 表达 溢出 标志。

通用

寄存器

累加器 (AX) AH AL

基址寄存器 (BX) BH BL

计数器 (CX) CH CL

数据寄存器 (DX) DH DL

指针

寄存器

堆栈指示器 (SP) SP

基址指示器 (BP) BP

源变址器 (SI) SI

目的变址器 (DI) DI

控制

寄存器 15 - 0

指令指示器 (IP) IP

标志寄存器 (FR) FR

段寄存器 15 - 0

代码段寄存器 (CS) CS

数据段寄存器 (DS) DS

堆栈段寄存器 (SS) SS

附加段寄存器 (ES) ES

## 二、选择

1、8086CPU 涉及 B。

- A. 运算器、控制器和存储器      B. 运算器、控制器和寄存器  
C. 运算器、控制器和接口部件      D. 运算器、控制器和累加器

2、程序计数器中存放的是 C。

- A. 数据                                  B. 地址

D. 下一指令的数据

3、地址寄存器用 D 表达。

A. IR    B. DR    C. ID    D. AR

4、数据寄存器用 B 表达。

A. IR    B. DR    C. ID    D. AR

5、指令寄存器用 A 表达。

A. IR    B. DR    C. ID    D. AR

6、指令译码器用 C 表达。

A. IR    B. DR    C. ID    D. AR

7、8086 中数据寄存器有 A 个。

A. 4    B. 5    C. 6    D. 8

8、8086 中段寄存器有 A 个。

A. 4    B. 5    C. 6    D. 8

9、8086 中标志寄存器的状态标志占 C 位。

A. 4    B. 5    C. 6    D. 8

10、8086 中标志寄存器的控制标志占 C 位。

A. 4    B. 5    C. 3    D. 2

11、8086 的寻址能力为 B 。

A. 20MB    B. 1MB    C. 64KB    D. 4MB

12、8086 的 I/O 寻址空间为 C 。

A. 1024 个    B. 1M 个    C. 64K 个    D. 32K 个

13、8086 的一个基本总线周期为 A 个 T 状态。

B. 5 个    C. 6 个    D. 7 个

14、等待状态  $T_w$  应在     C     之间插入。

A. T1 和 T2    B. T3 和 T2    C. T3 和 T4    D. T4 和 T1

15、以下说法中，    D     是错误的。

- A. 逻辑段允许在整个存储空间内浮动。
- B. 一个程序可以有代码段、数据段和堆栈段。
- C. 段与段之间可以连续，也可以重叠。
- D. 段与段之间可以连续，不可以重叠。

16、8086 中指令队列的长度为     C     字节。

A. 4 个    B. 5 个    C. 6 个    D. 7 个

17、8086 中状态寄存器为     B     位寄存器。

A. 8    B. 16    C. 10    D. 32

18、以下叙述中，不对的的是     A    。

- A. 最大模式系统中含 2 个 CPU。
- B. 最大模式系统中含 2 个以上的 CPU。
- C. 最小模式系统中也称单模式系统。
- D. 最小模式系统中只含 1 个 CPU。

19、以下叙述中，不对的的是     B    。

- A. 一个总线周期含 4 个 T 状态。
- B. 一个时钟周期也称为一个 T 状态。
- C. 一个指令周期由 4 个总线周期组成。
- D. 执行一条指令所需时间为一个指令周期。

8086 中，复位操作后，程序从  D  地址开始执行。

A. 00000H    B. FFFFFH    C. FFFFEH    D. FFFF0H

### 三、解释词义

1、EU            (总线接口单元)

2、BIU           (执行单元)

3、ALU           (算术逻辑单元)

4、Cache        (高速缓冲存储器)

5、最大模式     (最大模式是指系统内可以有一个以上的解决器,除了 8086/8088

作为 CPU 外,还可以有        数值协解决器”。8089“I/O 协解决器”)

、最小模式        (最小模式是指系统中只有一个 8086/8088 解决器,

所有的总线控制信号都由 8086/8088CPU 产生。所用的总线控制部件最少)

7、INTR (可屏蔽中断请求信号,)

8、NMI (非屏蔽中断请求信号)

9、SI (变址寄存器,用来存放位于处在当前数据段中数据的偏移量)

10、CS (代码段寄存器,存放当前执行程序所在段的段基址)

## 第四章 微机中的存储器

### 一、填空

1、在主机内部的存储器被称为 主 存储器, RAM 表达 随  
机存取 存储器, ROM 表达 只读 存储器。

2、RAM 是一种 易失 性的存储器, 其中的信息断电以后将



。ROM 是一种 非易失 性的存储器，其中的信息断电以后将 不会丢失。ROM 中的内容，只能 读出 不能 写入。

4、SIMM 是一种 单列直插 内存条，DIMM 是一种 双列直插 内存条。

5、每个存储单元被赋予一个唯一的编号，称为 内存地址，一个存储单元可以存储 8 位二进制信息。

6、SRAM 表达 静态 RAM，DRAM 表达 动态 RAM。

7、MROM 指 掩膜型只读存储器，PROM 指 一次编程型只读存储器，EPROM 指 紫外线擦除 PROM，EEPROM 指 电擦除 PROM。

8、存储器扩展有两种方法，分别是 位 扩展和 字 扩展。

9、用  $8k \times 1$  位的存储芯片，组成  $8k \times 16$  位的存储器，需用 位 扩展，要用 16 片。

10、用  $2k \times 8$  位的存储芯片，组成  $16k \times 8$  位的存储器，需用 字 扩展，要用 8 片。

11、用  $16k \times 8$  位的存储芯片，组成  $64k \times 16$  位的存储器，需用 字位 扩展，要用 8 片。

12、8086 的存储器分为 奇地址 存储体和 偶地址 存储体，每个存储体的容量是 相同的。

13、衡量存储器的指标主要有 容量、速度 和 成本。

14、8086 是 20 位系统，其寻址能力为 1MB，24 位系统的

\_\_\_\_\_，32 位系统的寻址能力为 4GB。

15、内存容量受微机系统 地址 总线的位数的限制。

## 二、选择

1、SRAM 是一种 B。

A、动态 RAM            B、静态 RAM

C、动态 ROM            D、静态 ROM

2、DRAM 是一种 A。

A、动态 RAM            B、静态 RAM

C、动态 ROM            D、静态 ROM

3、掩膜型 ROM 可简记为 B。

A、PROM    B、MROM    C、EPROM    D、EEPROM

4、可编程 ROM 可简记为 A。

A、PROM    B、MROM    C、EPROM    D、EEPROM

5、SIMM 芯片是一种 D。

A、双面直插内存条            B、单面直插内存条

C、双列直插内存条            **D、单列直插内存条**

6、RAM 是一种 B 的内存存储器。

A、永久性、随机性            B、易失性、随机性

C、永久性、只读性            D、易失性、只读性

7、ROM 是一种 C 的内存存储器。

A、永久性、随机性            B、易失性、随机性

C、永久性、只读性            D、易失性、只读性

U 盘是一种电可擦除、可重写的 A 的存储器。

- A、非易失性                      B、易失性  
C、只读性                        D、磁介质性

9、CD-ROM 的容量一般为 B 。

- A、650kB    B、650MB    C、650GB    D、650B

10、存储器芯片位数局限性时，需用 D 。

- A、字扩展    B、位扩展    C、字位扩展    D、以上均可

### 三、解释词义

- 1、MROM                      掩膜型只读存储器  
2、SRAM                      静态随机存取存储器  
3、EEPROM                    电擦除可编程只读存储器  
4、PROM                      可编程只读存储器  
5、段基址  
6、 $CS \times 16 + IP$   
7、track  
8、DVD    光盘  
9、CD-ROM    只读光盘  
10、M/IO

### 四、简答

- 1、存储器的重要性能指标？ 答：成本、容量、速度。

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/986203221211010125>